



科技日报 (2026-06-30)

进迭时空自研互联总线 N200 完成研发

日前，进迭时空宣布，其自主研发的新一代高性能一致性互联总线 N200 正式完成研发。至此，进迭时空已构建起覆盖 X 系列通用 CPU 核、A 系列 AI 智能计算核和 N 系列互联总线的自研 IP 矩阵，在 RISC-V AI CPU 领域实现从计算核心到系统互联的全链条技术突破。



互联总线是算力系统内部不同计算单元之间的数据通道，直接影响数据流动效率和核心协同效率。此次完成研发的 N200，面向进迭时空自研 RISC-V AI CPU 体系设计，可支持从单核到多核、从单处理器到多节点集群的多层级扩展需求。在多核心协同运行中，N200 能够支持不同计算单元共享一致的数据状态，降低软件开发和适配难度。

进迭时空相关技术负责人表示，通过自研互联总线，企业可以围绕自有 CPU 核、AI 核和系统架构进行统一设计与协同优化，减少不同模块之间的适配损耗，进一步释放底层架构潜力。随着算力产品向多核化、异构化和集群化方向发展，互联能力正成为制约系统性能释放的重要因素。

按照规划，N200 将与新一代 X200 CPU 核、A200 AI 核深度适配融合，共同搭载于进迭时空下一代自研算力产品，预计于 2027 年推向市场。